

Indice della terza lezione

Equivalenza di formule

Insiemi minimali di operatori

La negazione in LTL e le formule “esistenziali”

Esempio: mutua esclusione

Alberi di computazione

CTL – Computation Tree Logic

LTL – Formule equivalenti

Definizione:

$$\alpha \equiv \beta \text{ se e solo se } \forall \pi : (\pi \models \alpha \iff \pi \models \beta)$$

$$F \alpha \equiv \alpha \vee X F \alpha$$

$$G \alpha \equiv \alpha \wedge X G \alpha$$

$$\alpha U \beta \equiv \beta \vee (\alpha \wedge X(\alpha U \beta))$$

LTL – Formule equivalenti

Definizione:

$$\alpha \equiv \beta \text{ se e solo se } \forall \pi : (\pi \models \alpha \iff \pi \models \beta)$$

$$F \alpha \equiv \alpha \vee X F \alpha$$

$$G \alpha \equiv \alpha \wedge X G \alpha$$

$$\alpha U \beta \equiv \beta \vee (\alpha \wedge X(\alpha U \beta))$$

$$F G F \alpha \equiv G F \alpha$$

$$G F G \alpha \equiv F G \alpha$$

Insiemi minimali di operatori

$T \cup \alpha$

Insiemi minimali di operatori

$$\top \cup \alpha \equiv \top$$

$$\neg \top \equiv \perp$$

Insiemi minimali di operatori

$$T U \alpha \equiv F \alpha$$

$$\neg F \neg \alpha \equiv G \alpha$$

L'insieme $\{X, U\}$ forma un insieme minimale di operatori, dal quale possiamo derivare tutti gli altri: F, G, W, R .

Esercizio: trovare altri insiemi minimali di operatori.

La negazione in LTL

Che cosa significa “Non è vero che $F\alpha$ ”?

La negazione in LTL

Che cosa significa “Non è vero che $F\alpha$ ”?

Possiamo riformularla così: “Non è vero che in ogni cammino, prima o poi α diventa vera”, cioè “esiste un cammino nel quale α è sempre falsa”.

Che cosa significa $\neg F\alpha$?

La negazione in LTL

Che cosa significa “Non è vero che $F \alpha$ ”?

Possiamo riformularla così: “Non è vero che in ogni cammino, prima o poi α diventa vera”, cioè “esiste un cammino nel quale α è sempre falsa”.

Che cosa significa $\neg F \alpha$?

“In ogni cammino non è vero che prima o poi α diventa vera”, cioè $G \neg \alpha$

Attenzione: $\neg F \alpha$ non è la negazione logica di $F \alpha$.

Limiti espressivi di LTL

LTL non è in grado di esprimere proprietà del tipo

esiste un cammino in cui α

Limiti espressivi di LTL

LTL non è in grado di esprimere proprietà del tipo

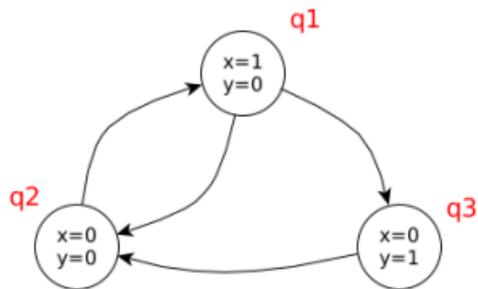
esiste un cammino in cui α

Esempi:

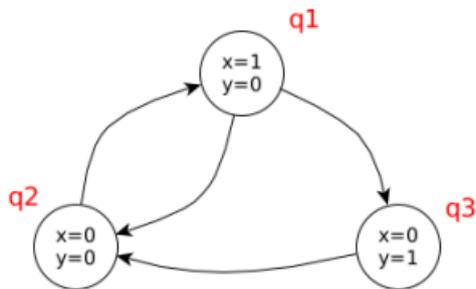
“è sempre possibile ritornare allo stato iniziale”,

“se il processo P chiede la risorsa, è possibile raggiungere uno stato di *deadlock*”

Esercizio



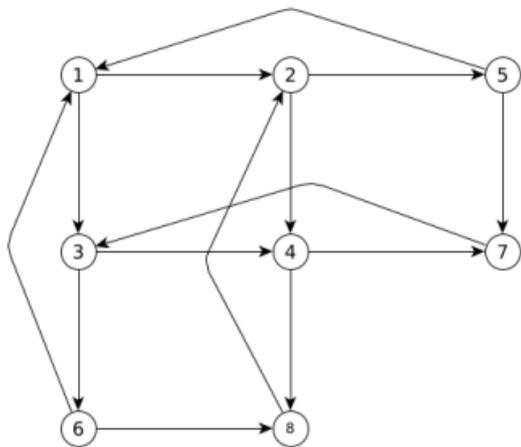
Esercizio



Stabilire in quali stati le seguenti formule sono vere

- (1) $G(x = 0 \vee y = 0)$
- (2) $GF(y = 0)$
- (3) $GF(y = 1)$
- (4) $G(x = 1 \longrightarrow F(y = 1))$

Il problema della mutua esclusione



1: rd, snc1, snc2

2: rd, req1, snc2

3: rd, snc1, req2

4: rd, req1, req2

5: sc1, snc2

6: snc1, sc2

7: sc1, req2

8: req1, sc2

Il problema della mutua esclusione

Requisiti

- (1) I due processi non sono mai contemporaneamente nella sezione critica
- (2) Se un processo richiede la risorsa, prima o poi entrerà nella sezione critica
- (3) Se un solo processo richiede la risorsa, deve poter accedere alla sezione critica

Il problema della mutua esclusione

Requisiti

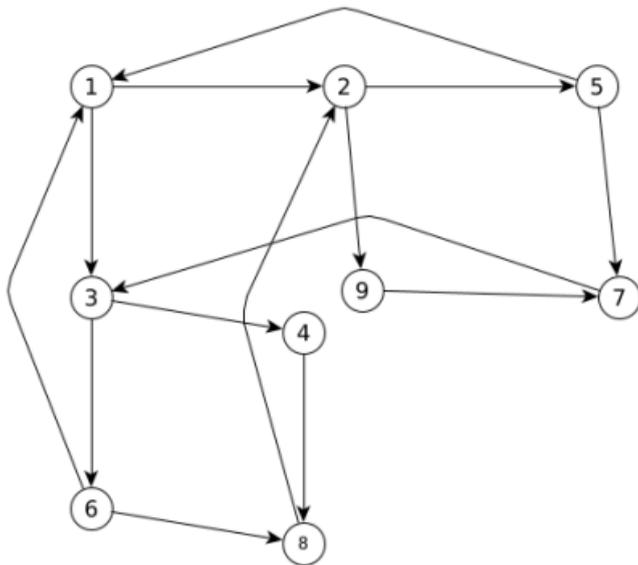
- (1) I due processi non sono mai contemporaneamente nella sezione critica
- (2) Se un processo richiede la risorsa, prima o poi entrerà nella sezione critica
- (3) Se un solo processo richiede la risorsa, deve poter accedere alla sezione critica

$$(1): \quad G \neg(sc1 \wedge sc2)$$

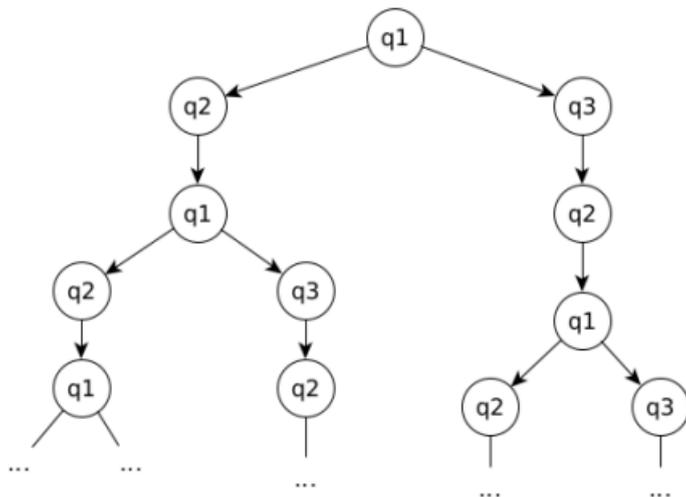
$$(2): \quad G (req1 \longrightarrow F sc1)$$

$$(3): \quad ??$$

Il problema della mutua esclusione



Alberi di computazione



Computazione: cammino nell'albero a partire dalla radice

Computation Tree Logic – sintassi

Proposizioni atomiche: $AP = \{p_1, p_2, \dots, q, r, \dots\}$

Definiamo FBF_{CTL}

Computation Tree Logic – sintassi

Proposizioni atomiche: $AP = \{p_1, p_2, \dots, q, r, \dots\}$

Definiamo FBF_{CTL}

per ogni $p \in AP$, $p \in FBF_{CTL}$

Per ogni $\alpha, \beta \in FBF_{CTL}$

1. $\neg\alpha, \alpha \vee \beta \in FBF_{CTL}$

Computation Tree Logic – sintassi

Proposizioni atomiche: $AP = \{p_1, p_2, \dots, q, r, \dots\}$

Definiamo FBF_{CTL}

per ogni $p \in AP$, $p \in FBF_{CTL}$

Per ogni $\alpha, \beta \in FBF_{CTL}$

1. $\neg\alpha, \alpha \vee \beta \in FBF_{CTL}$
2. $AX\alpha, EX\alpha \in FBF_{CTL}$
3. $AF\alpha, EF\alpha \in FBF_{CTL}$
4. $AG\alpha, EG\alpha \in FBF_{CTL}$
5. $A(\alpha U \beta) \in FBF_{CTL}, E(\alpha U \beta) \in FBF_{CTL}$

Computation Tree Logic – sintassi

A e E sono quantificatori sui cammini:

A: per ogni cammino

E: esiste un cammino tale che

Computation Tree Logic – sintassi

A e E sono quantificatori sui cammini:

A: per ogni cammino

E: esiste un cammino tale che

“Dopo l'accensione della spia, sarà sempre possibile riportare il sistema allo stato iniziale”

Computation Tree Logic – sintassi

A e E sono quantificatori sui cammini:

A: per ogni cammino

E: esiste un cammino tale che

“Dopo l'accensione della spia, sarà sempre possibile riportare il sistema allo stato iniziale”

s: la spia è accesa

init: il sistema si trova nello stato iniziale

$AG (s \longrightarrow AX EF init)$